O processo de simulação, ao longo da história, sempre auxiliou as equipes de pesquisas e estudos a conseguirem construir um ambiente semelhante ao real para evitar possíveis problemas quando colocassem suas pesquisas em prática.

Os ambientes para simulação são constituídos do recorte do universo real que se deseja analisar, representando os mínimos detalhes para que a simulação chegue o mais próximo da aplicação real.

Sendo assim o tema do projeto é a simulação do processo interno de um processador com intuito de facilitar a compreensão de como esses processos ocorrem, mostrando as passagens uma a uma em um ambiente controlado.

Os objetivo principais são construir a plataforma de simulação de processadores, para a validação desta será construído um arquivo de configuração de um processador simplificado (neste caso o processador Sergium), incluir o simulador como ferramenta nas aulas que necessitarem a compreenção do processo interno dos processadores.

Um outro ponto também importante será o incentivo aos estudantes a colocarem seu conhecimento em prática alterando os arquivos de configuração dos processadores assim gerando outros novos, tendo em vista que a estrutura proposta será o mais simples possível.

Da estruturação do projeto, dividiu-se o porcesso em tres partes, analise e estudo do funcionamento do processador, modelagem do software simulador; implementação, onde foram utilizados CSS, HTML e JavaScript; e posteriormente para validação da plataforma foi utilizado o processador Sergium para este passo.

Dos resutados, obtvemos sucesso na contrução do ambiente de simulação, efetuamos os testes utilizando o arquivo de regras, desenvolvido a partir do datasheet do processador Sergium, e o simulador apresentou o controle esperado dentro de cada uma das etapas.

Concluimos que o projeto foi implementado com sucesso, os próximos passos são a incorporação da ferramenta nas salas de aula, e o desenvolvimento do arquivo de regras utilizando um Processador de Arquitetura comercial.